

PARTIAL TRANSLATION OF
JAPANESE UTILITY MODEL PUBLICATION FOR IDS

- (19) Japanese Patent Office
(12) Utility Model Gazette (U)
(11) Publication Number: Sho 62-167496
(43) Date of Publication: October 23, 1987
(51) Int. Cl.: H04R 17/00
 //G02B 1/10
 5/00
 H01J 29/89
 H04N 5/65
 H05F 1/00
 H05K 9/00

Request for Examination: Not yet submitted
(3 pages)

- (54) Title of Device: Filter
(21) Application Number: Sho 61-55572
(22) Date of Filing: April 14, 1986
(72) Creators of Device: Mitsuo MORI
 [Translation of Address Omitted]
 Tokihiko MASUZAWA
 [Translation of Address Omitted]
 Masatoshi TAKEI
 [Translation of Address Omitted]
 Yukio KOBAYASHI
 [Translation of Address Omitted]
(71) Applicant: Mitsubishi Rayon Co., Ltd.
 [Translation of Address Omitted]
(74) Representative: Patent Attorney Toshio YOSHIZAWA

[Page 227 left col. lines 1 - 6]

- (57) Claim of Utility Model Registration

A filter wherein a transparent electrically conductive film layer 1 is

laminated on one surface of a transparent filter, then a transparent piezoelectric thin film layer is laminated thereon in such a manner as to cover an entire surface of the above-mentioned electrically conductive film layer, and a transparent electrically conductive film layer 2 further is laminated thereon.

* * * * *

⑫ 公開実用新案公報(U)

昭62-167496

⑬ Int.Cl.⁴

識別記号

庁内整理番号

⑭ 公開 昭和62年(1987)10月23日

H 04 R 17/00
 // G 02 B 1/10
 5/00
 H 01 J 29/89
 H 04 N 5/65
 H 05 F 1/00
 H 05 K 9/00

B-6824-5D
 8106-2H
 A-6952-2H
 6680-5C
 6517-5C
 8224-5G
 T-8624-5F

審査請求 未請求 (全3頁)

⑮ 考案の名称 フィルター

⑯ 実 願 昭61-55572

⑰ 出 願 昭61(1986)4月14日

⑱ 考 案 者 森 光 男 名古屋市東区砂田橋4丁目1番60号 三菱レイヨン株式会社
 ⑲ 考 案 者 増 沢 時 彦 名古屋市東区砂田橋4丁目1番60号 三菱レイヨン株式会社
 ⑳ 考 案 者 武 居 正 俊 名古屋市東区砂田橋4丁目1番60号 三菱レイヨン株式会社
 ㉑ 考 案 者 小 林 幸 男 名古屋市東区砂田橋4丁目1番60号 三菱レイヨン株式会社
 ㉒ 出 願 人 三菱レイヨン株式会社 東京都中央区京橋2丁目3番19号
 ㉓ 代 理 人 弁理士 吉沢 敏夫

⑳ 実用新案登録請求の範囲

透明性を有するフィルターの片側表面に透明性を有する導電膜層1を積層し、この上に透明性を有する圧電薄膜層を上記導電膜層の全表面を覆う状態で積層し、更にこの上に透明性を有する導電膜層2が積層されているフィルター。

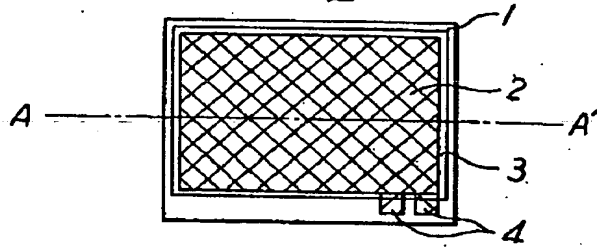
図面の簡単な説明

第1図～第5図は本考案のフィルターの構成の概略を示す。第1図は本考案の基本となるフィルターの正面図、第2図は第1図A-A'の断面図を示している。第3図はステレオタイプのフィルター正面図、第4図は第3図B-B'の断面図を示す。第5図はオーバーコートとして反射防止膜等

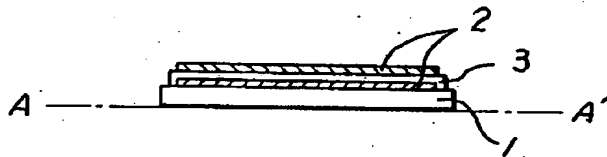
を形成した場合のフィルターの断面図である。第6図～第8図は本考案のフィルターの形態を表わしたもので、第6図は平面、第7図は単曲面、第8図は複曲面のものを示している。第9図～第11図は従来使われているスピーカーの構造を示す。第9図はコーンスピーカー、第10図はドームスピーカー、第11図はホーンスピーカーを示す。

1……フィルター、2……導電膜層、3……圧電薄膜層、4……電極端子、5……オーバーコート、6……コーン、7……マグネット、8……振動板、9……ホーン。

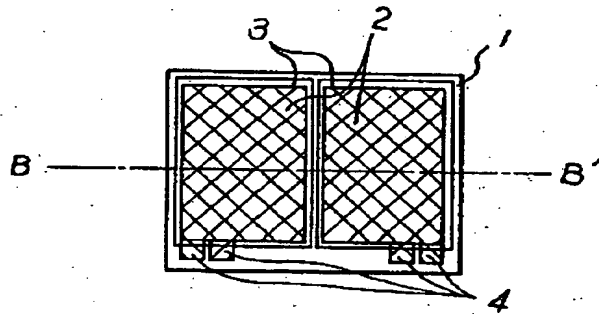
第1図



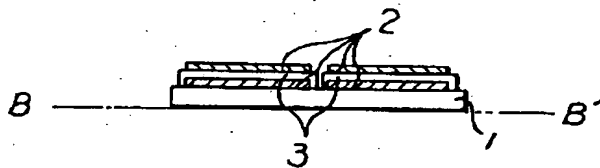
第2図



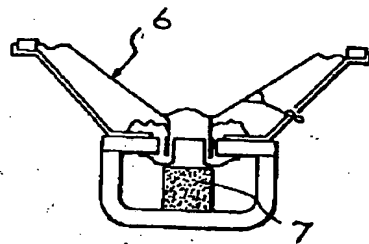
第3図



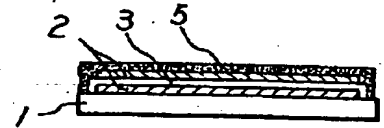
第4図



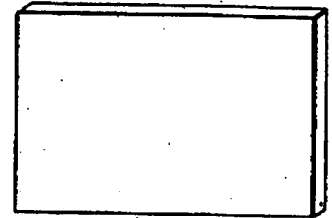
第9図



第5図



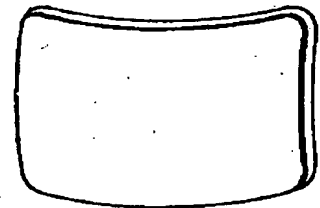
第6図



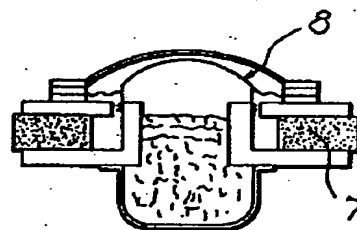
第7図



第8図



第10図



第11図

